

FIG. 1

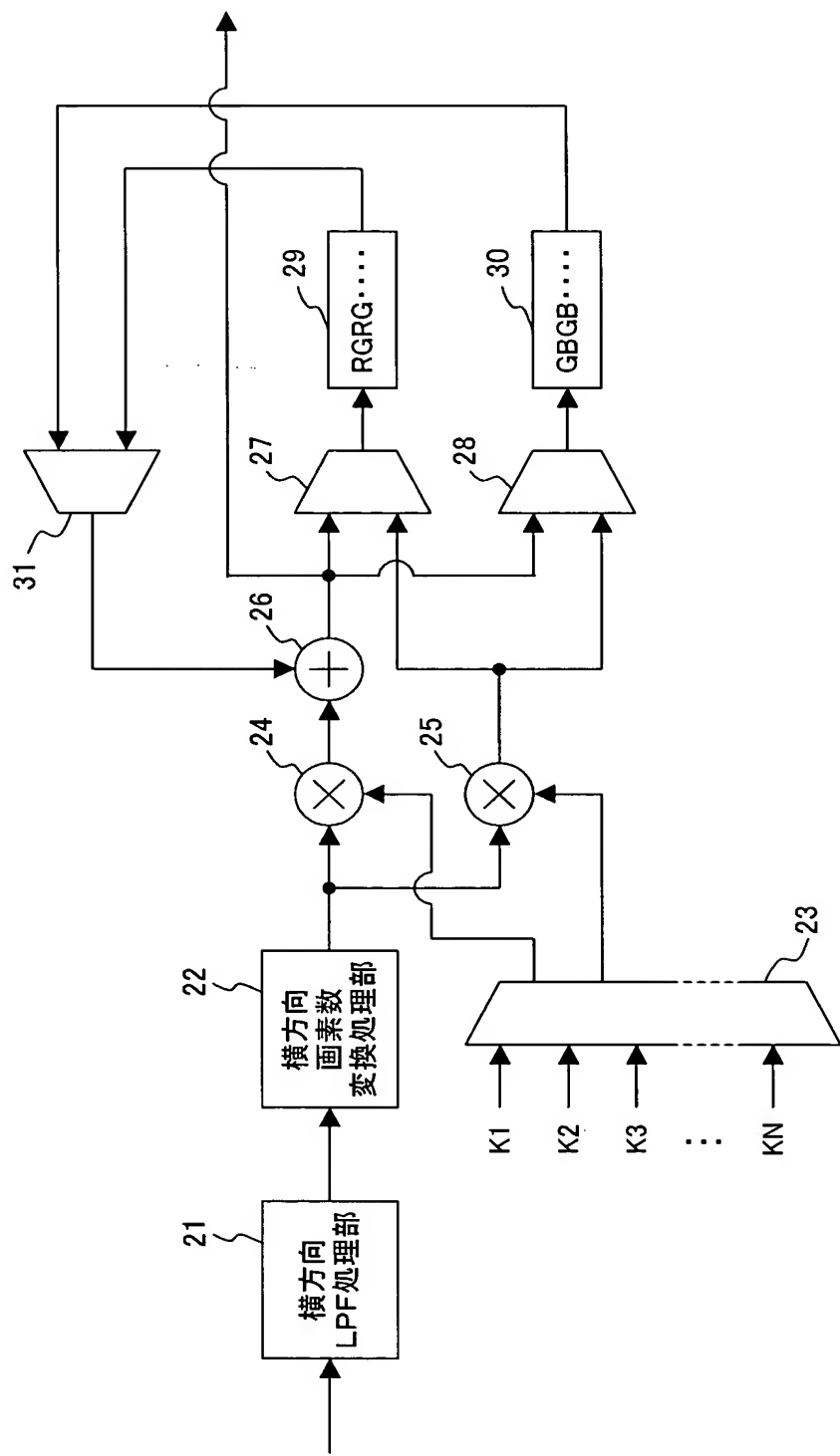


FIG. 2

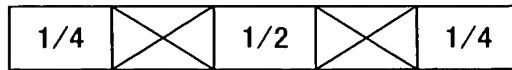


FIG. 3 A

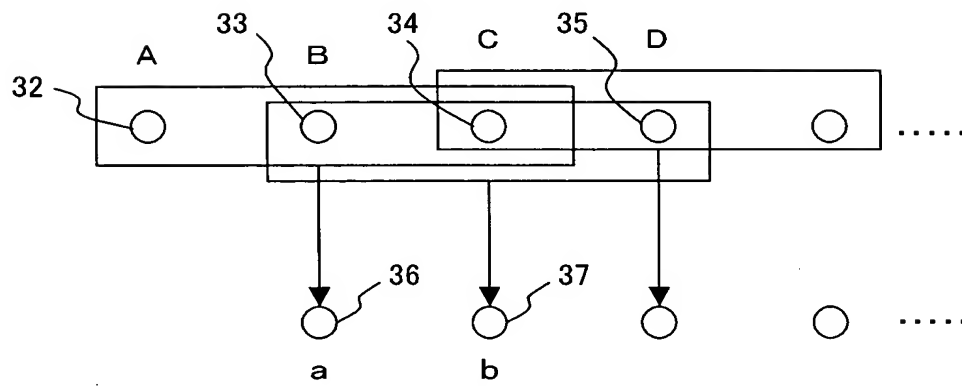


FIG. 3 B

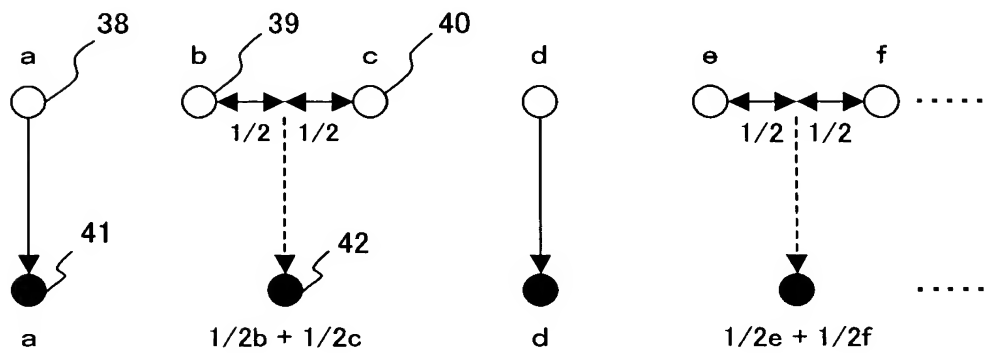


FIG. 3 C

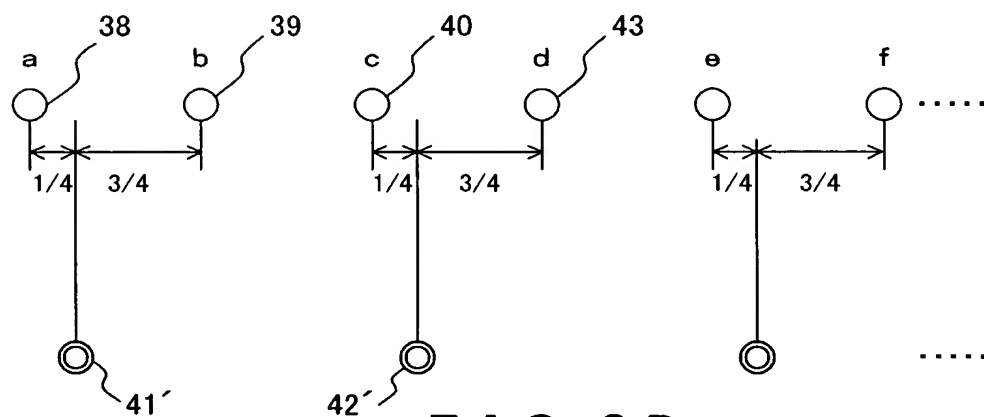


FIG. 3 D

プログレッシブ1/2縮小の場合

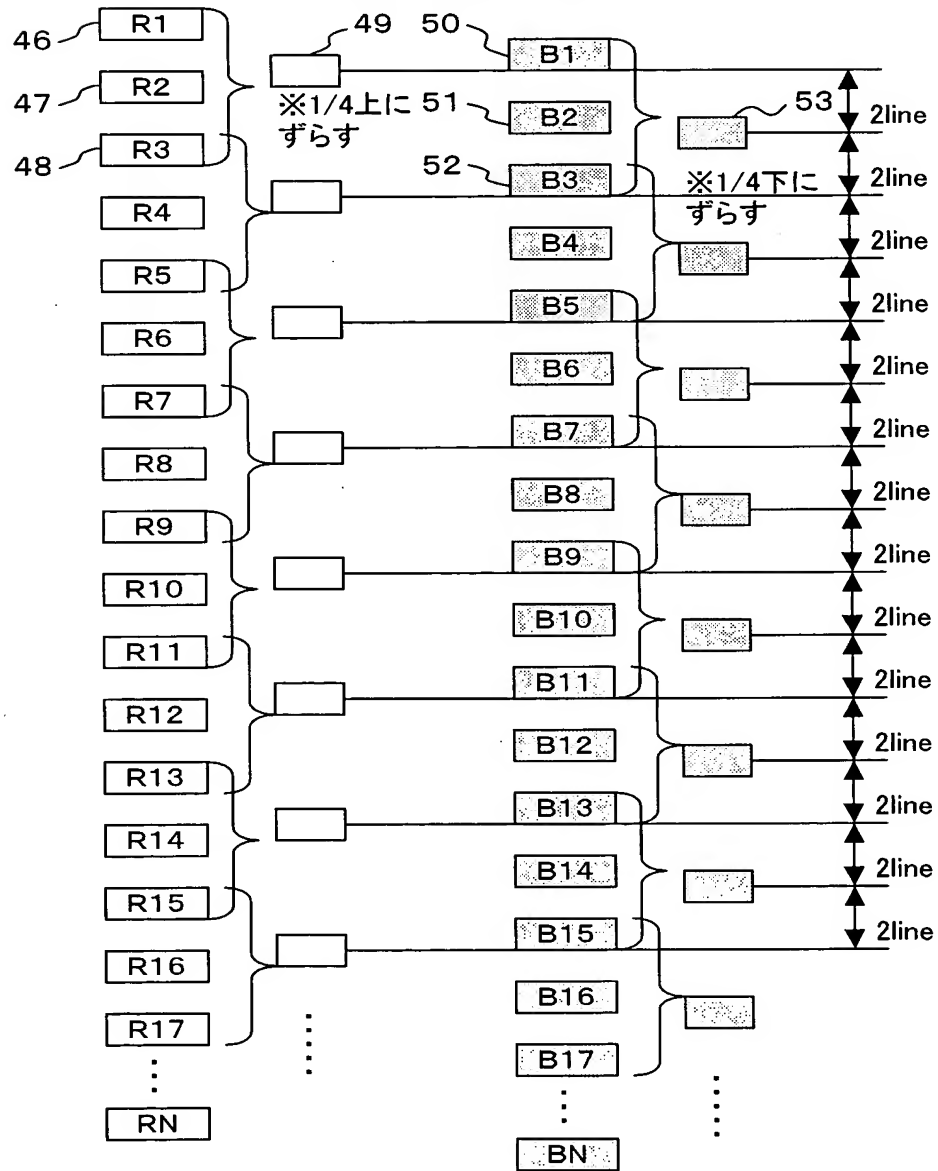


FIG. 4A

プログレッシブ1/3縮小の場合

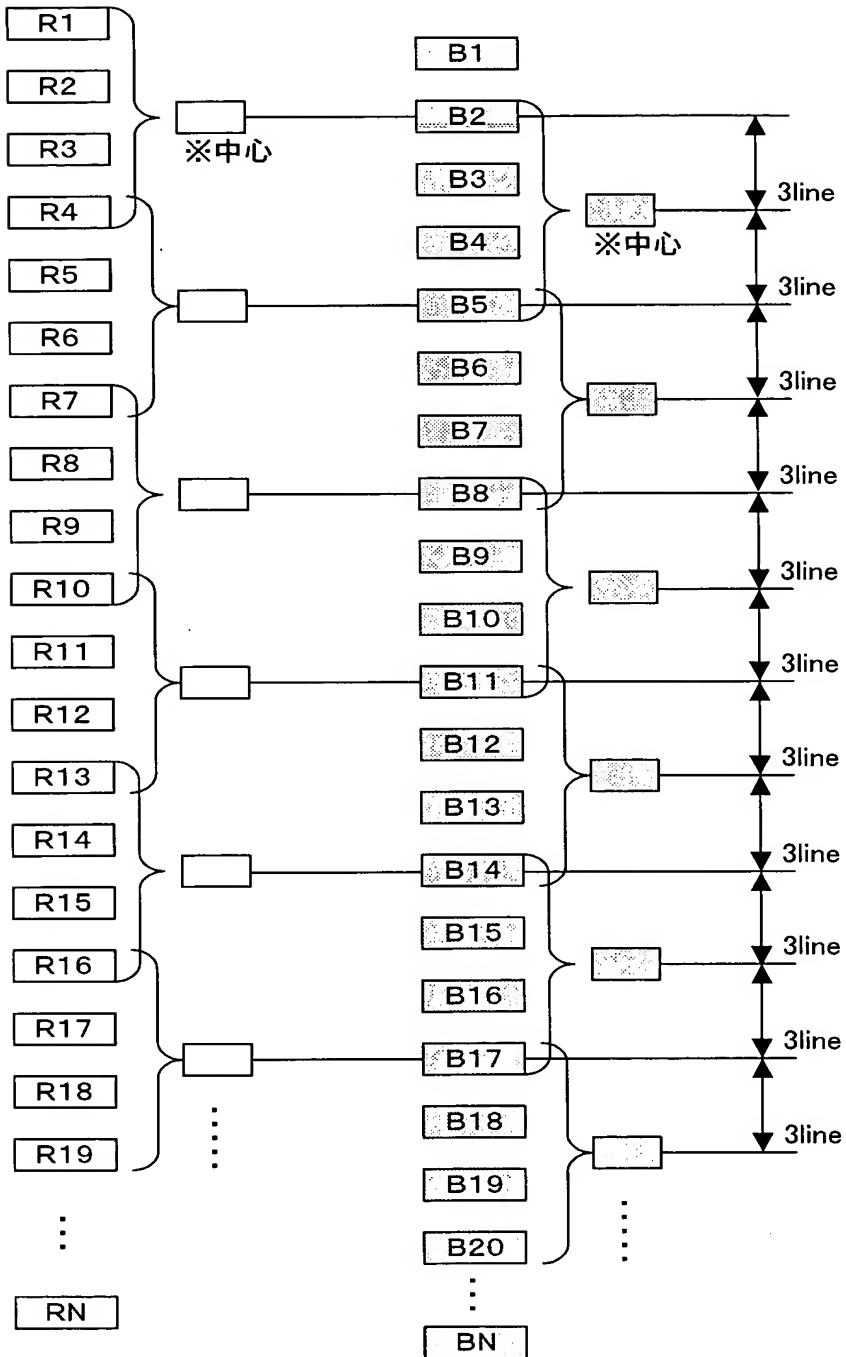


FIG. 4B

プログレッシブ1/4縮小の場合

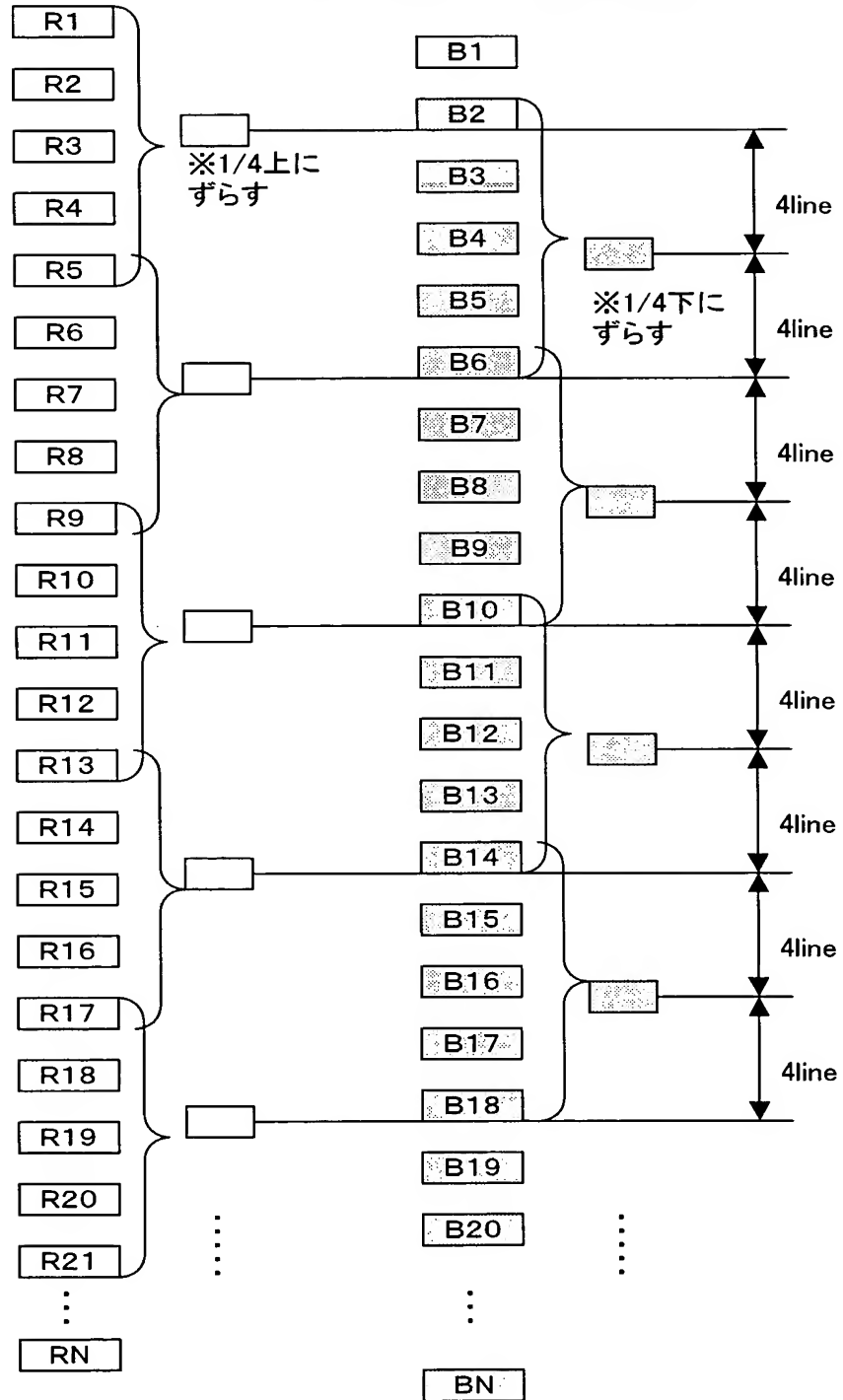
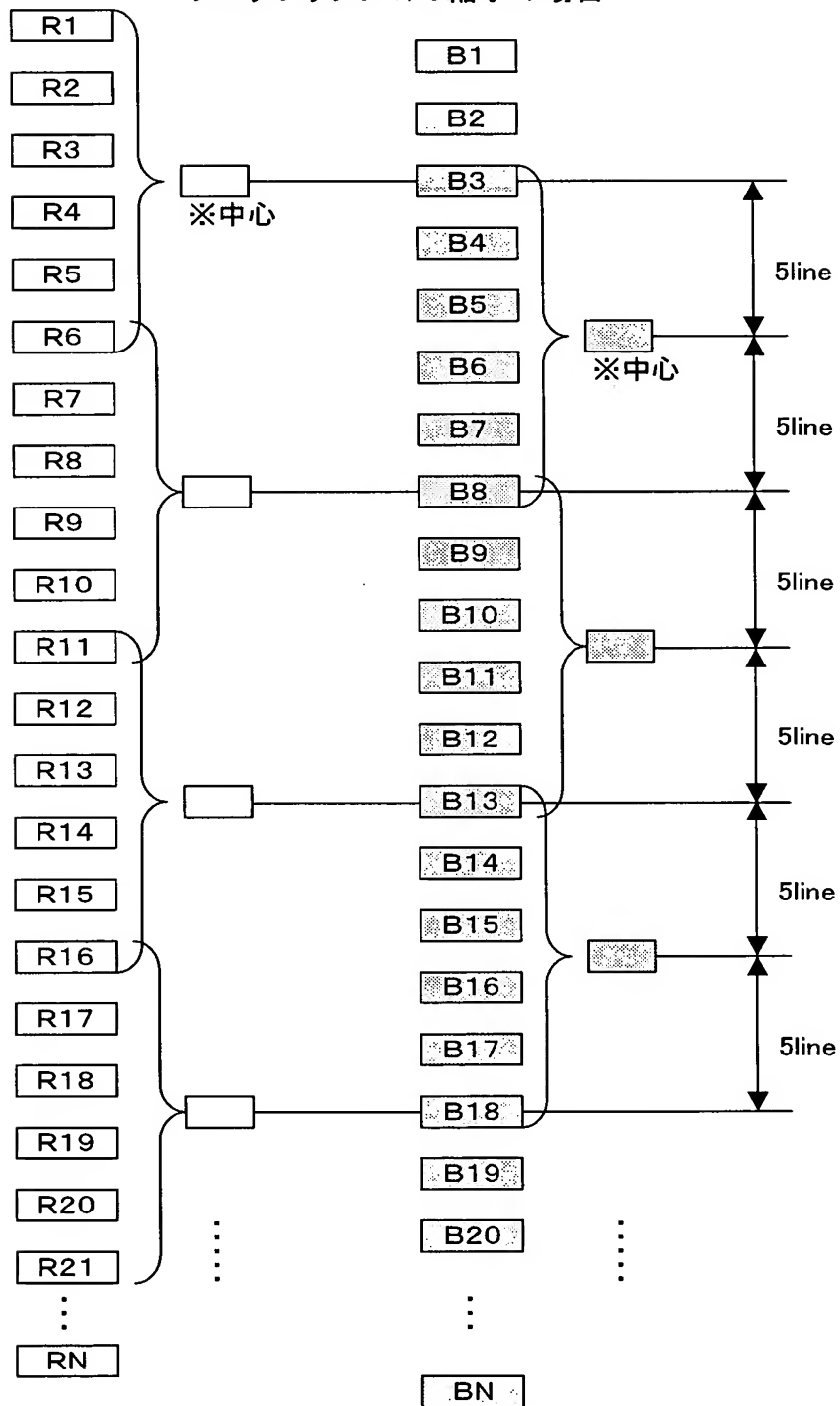


FIG. 5A

プログレッシブ1/5縮小の場合



F I G . 5 B

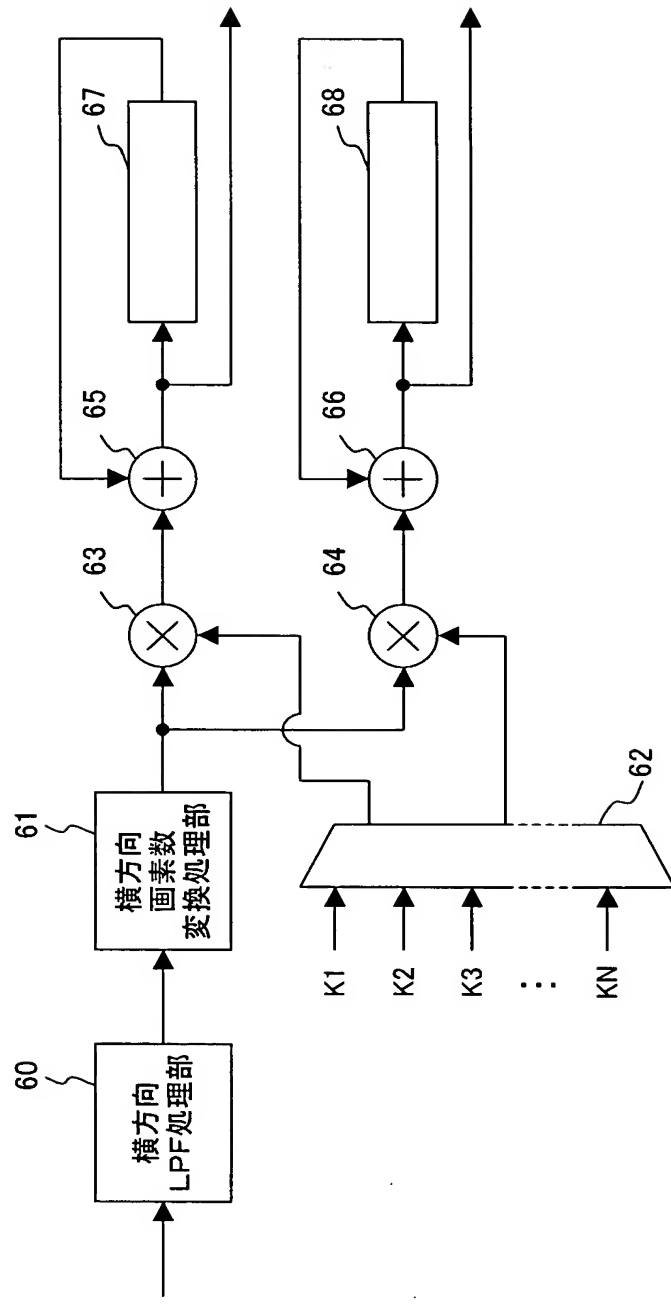


FIG. 6

インタレース1/2縮小の場合

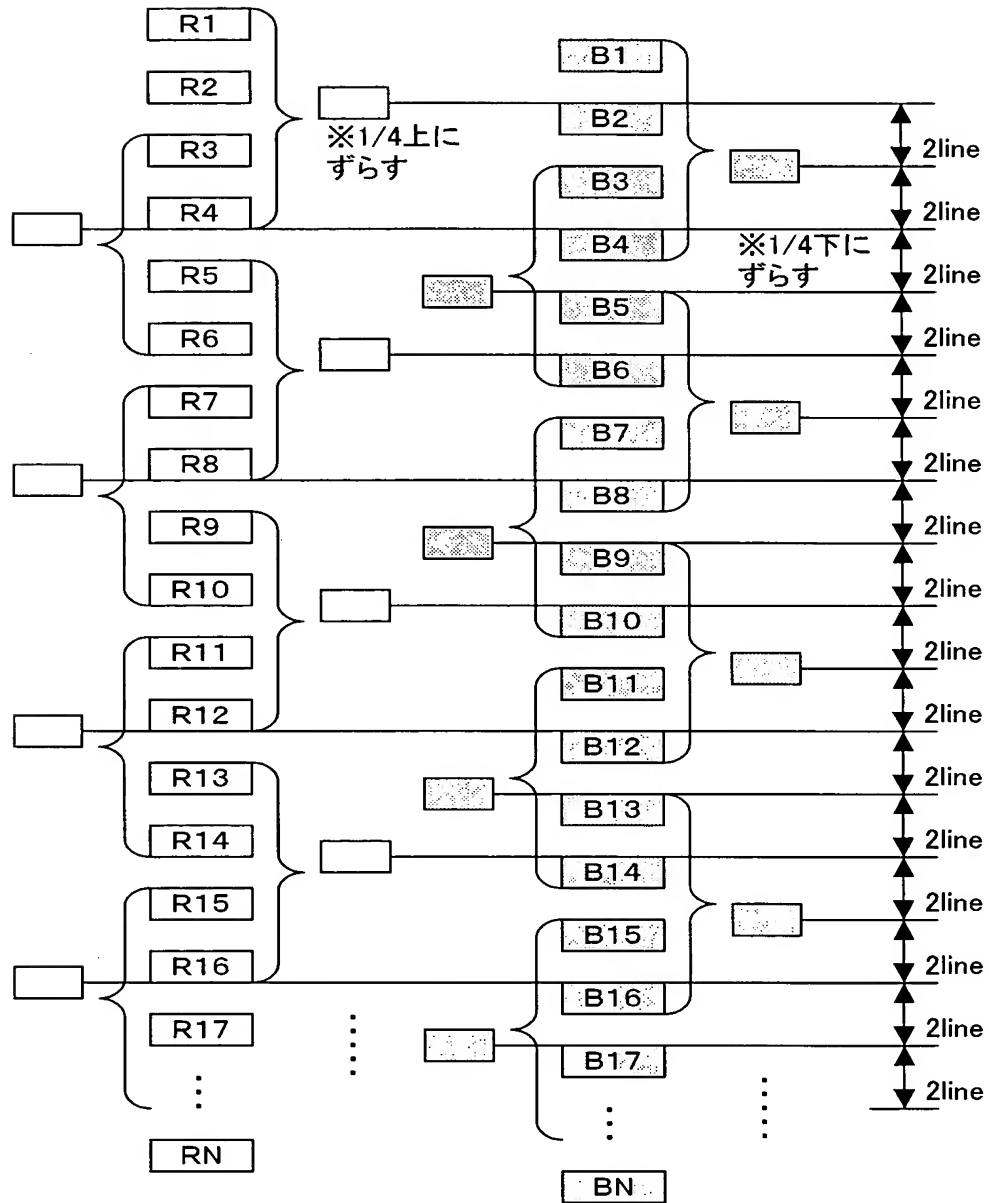


FIG. 7A

インタレース1/3縮小の場合

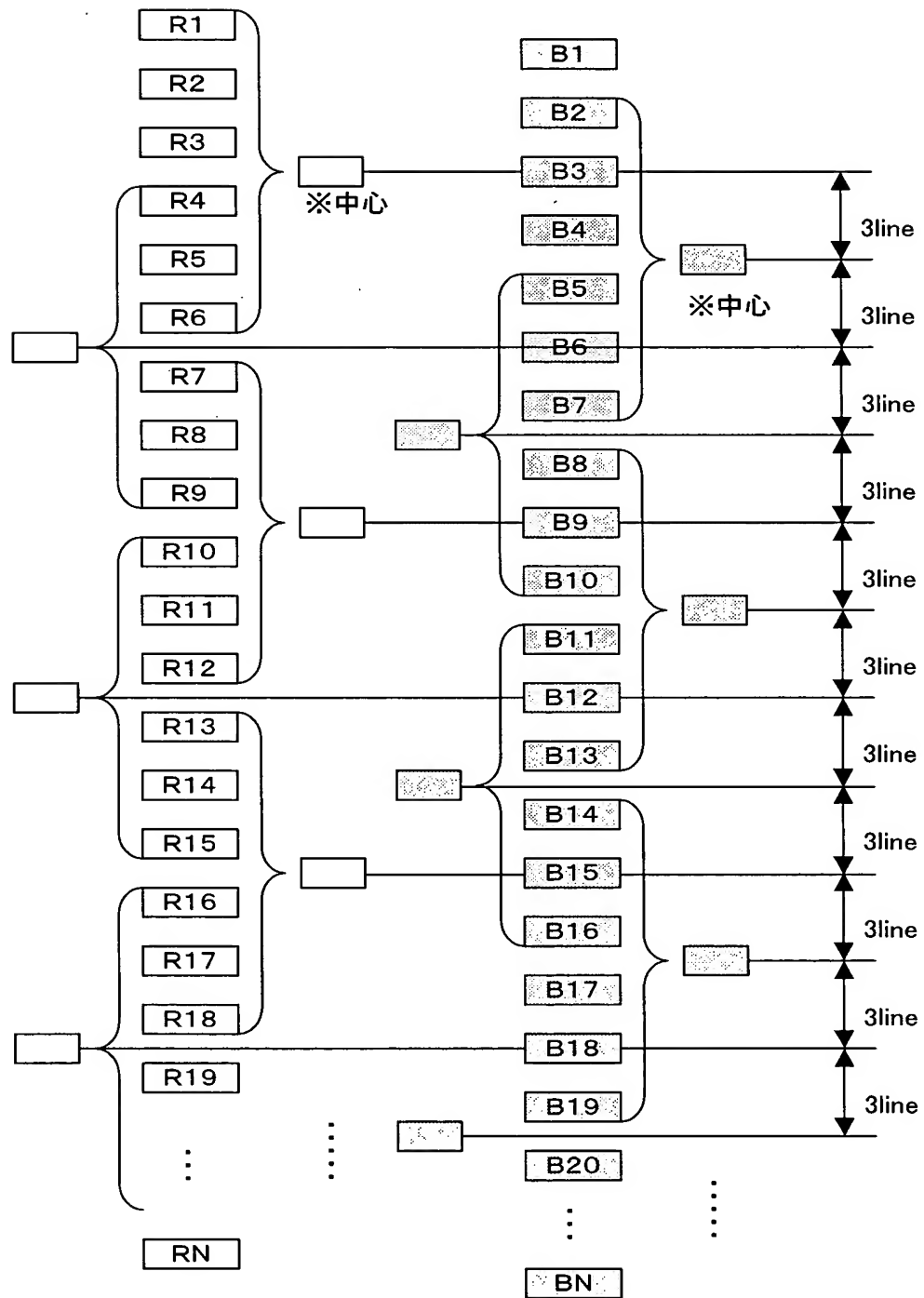


FIG. 7B

インタレース1/4縮小の場合

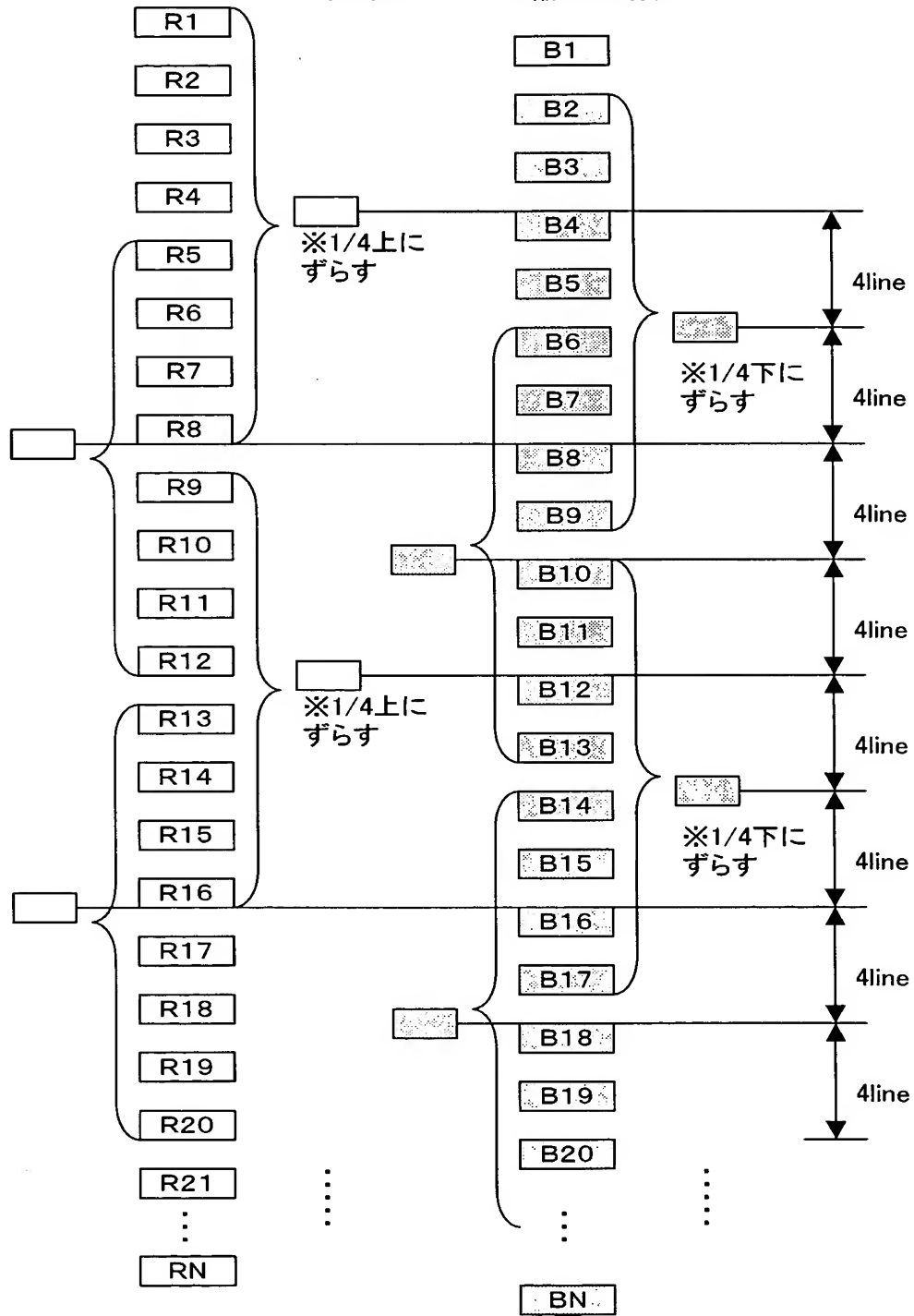
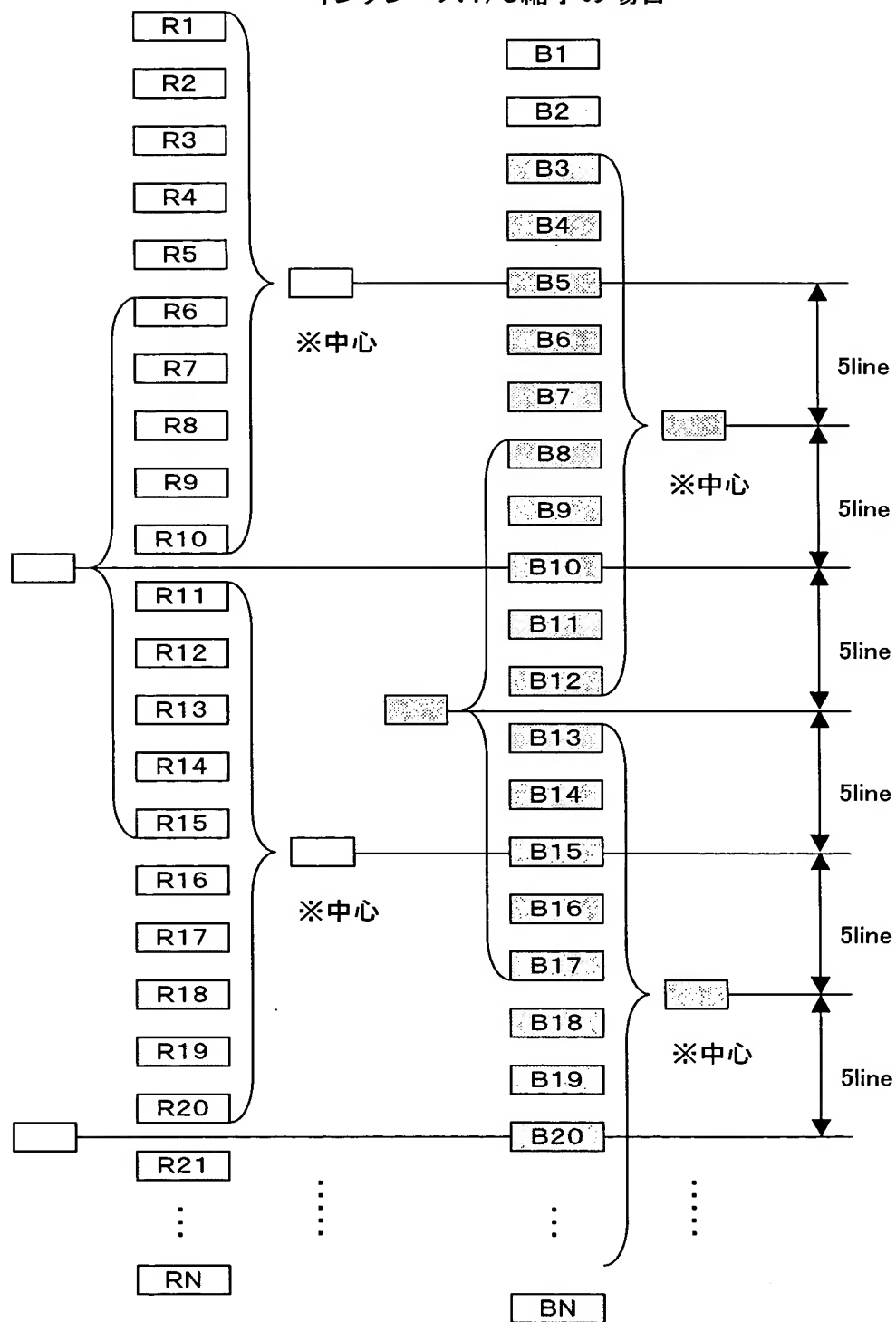
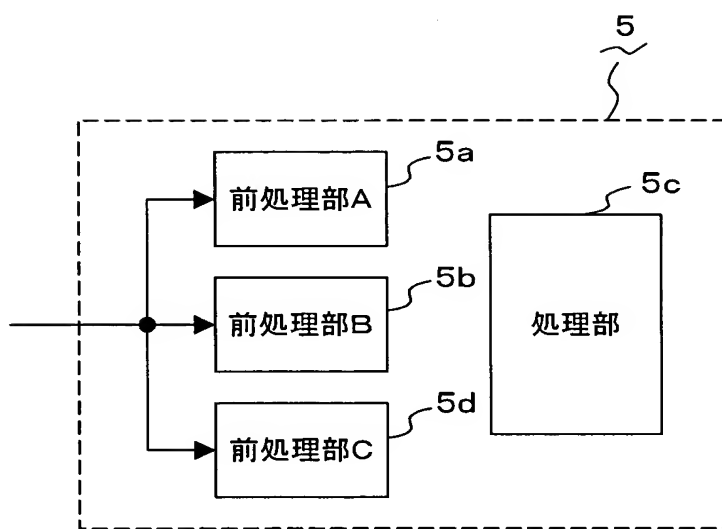


FIG. 8A

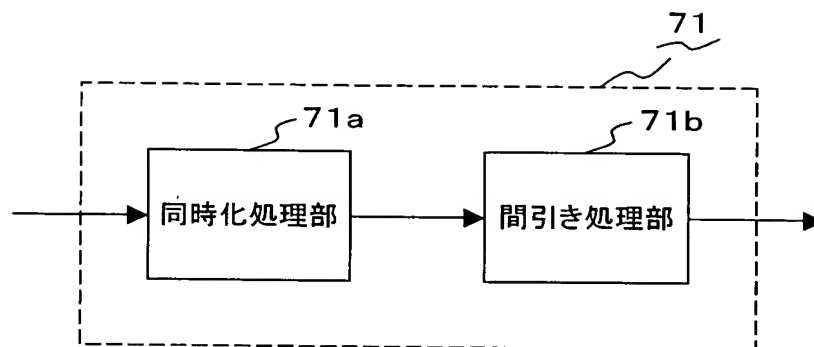
インタレース1/5縮小の場合



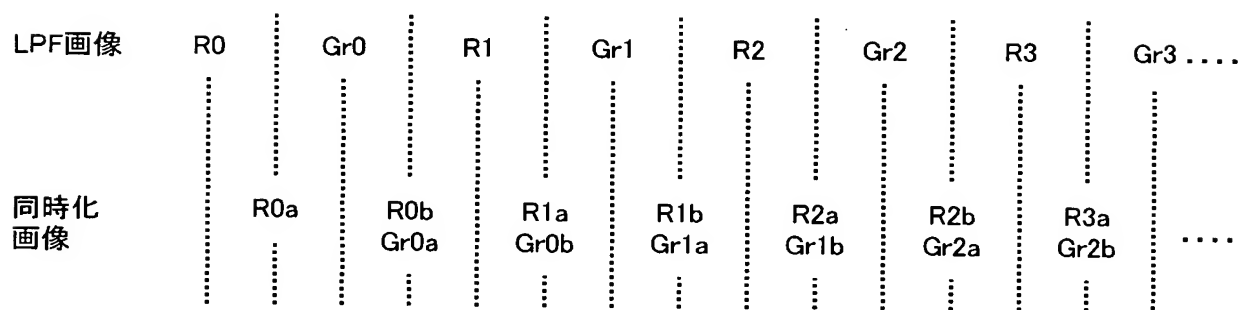
F I G . 8 B



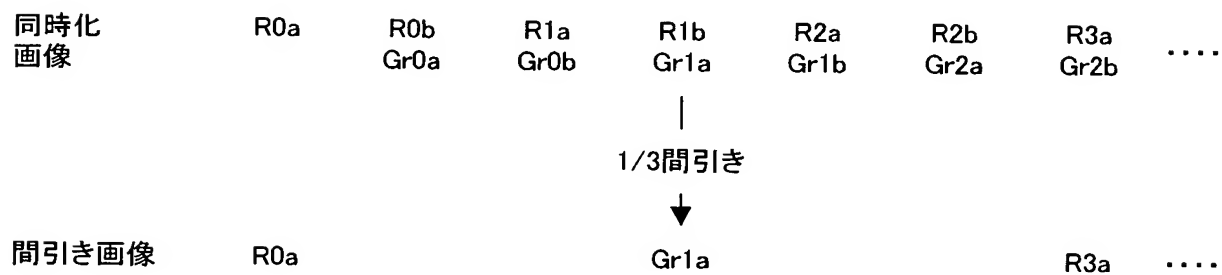
F I G . 9



F I G. 1 0 A



F I G. 1 0 B



F I G. 1 0 C